



Introducción

“Sistema embebido” es el nombre que reciben los equipos electrónicos que incluyen el procesamiento de datos, pero que a diferencia de una computadora personal, están diseñados para satisfacer una función específica, como ser un reloj, un reproductor de MP3, un teléfono celular, un router o el control de un automóvil.

El cerebro de un sistema embebido es típicamente un microcontrolador, aunque los datos también pueden ser procesados por un DSP, una FPGA, un microprocesador o un ASIC, y su diseño está optimizado para reducir su tamaño, su costo y/o su consumo, aumentar su confiabilidad y mejorar su desempeño.

Objetivos

Los objetivos específicos del CASE son:

- Ofrecer un lugar de encuentro para investigadores y profesionales y estimular la vinculación y colaboración.
- Difundir en el medio académico los adelantos científicos y tecnológicos.
- Estimular en los estudiantes el interés por la investigación en el área de los sistemas embebidos.

Temas de interés

Protocolos y comunicaciones, RTOS, FPGAs y HDLs, Implementación de Sistemas Embebidos, Linux Embebido, DSP, Software embebido, ASICs, Arquitectura de procesadores, Robótica y Bioingeniería.

Envío de trabajos

Las contribuciones originales en las categorías “artículo”, “foro tecnológico” y “póster” se recibirán y publicarán en el sitio web, de acuerdo con las condiciones y el formato que allí se detallan.

Solicitud de becas de viaje y alojamiento

Se otorgarán becas de ayuda económica para asistir al evento, de acuerdo con la disponibilidad de fondos, en las categorías: 1) Estudiantes de grado, 2) Estudiantes de doctorado, 3) Docentes universitarios y 4) Investigadores.

Los formularios de solicitud de becas serán publicados en el sitio web del evento.

Fechas importantes

- 21-Ene al 10-Abr: Recepción de Trabajos
- 14 al 16 de Agosto de 2013: Realización del CASE 2013